



PLAN DE TRABAJO

LICENCIATURAS EN QUE SE IMPARTE

1. Informática 3er. Sem.

DATOS DE LA ASIGNATURA

Nombre:	ARQUITECTURA DE COMPUTADORAS
Clave(s):	1364
Tipo:	Obligatoria
Plan de Estudios:	Plan 2012 (actualizado 2016)

FECHAS DEL SEMESTRE:

Inicio semestre:	12 de febrero de 2024
Fin del semestre:	21 de junio 2024
Plataforma educativa:	28 de febrero de 2024 Primer día para entrega de actividades en plataforma
Cierre de plataformas:	16 de junio de 2024 a las 23:00 hrs. Último día para entrega de actividades en plataforma
Periodo examen global:	15 y del 17 al 21 de junio 2024
Registro de calificaciones en actas:	
Consulta de calificaciones a partir del:	

DATOS GENERALES

Objetivo general:

El alumno conocerá el fundamento teórico para comprender el funcionamiento de las computadoras digitales y contará con los elementos prácticos para analizar y diseñar los subsistemas lógicos que componen a éstas.

Contenido temático:

Tema		Teóricas	Prácticas
1	Introducción	6	0
2	Sistemas de Numeración	8	0
3	Códigos	8	0
4	Álgebra de Boole	8	0
5	Circuitos combinatorios	10	0
6	Circuitos secuenciales	10	0
7	Memorias	6	0
8	Unidades funcionales	6	0
Total		64	0
Suma total de horas		64	

BIENVENIDA

Apreciable alumno(a):

Bienvenido(a) al curso de **Arquitectura de Computadoras** de la Licenciatura de Informática, es un gusto contar con tu participación durante la impartición de esta asignatura nos es grato acompañarte como asesores en este curso. Nos ponemos a tus órdenes para atenderte y aclarar cualquier duda que se te pudiera presentar, para ello cuentas con la mensajería que se encuentra en la plataforma y de forma presencial en el edificio del SUAyED en los horarios de la asignatura.

Te sugerimos, que antes de hacer cualquier actividad, leas detalladamente las instrucciones, a manera de que puedas entender la manera de trabajar, del mismo modo revisa la plataforma y ten siempre a la mano el plan de trabajo, con la finalidad de que conozcas y entregues las actividades en tiempo y forma, para una buena comprensión y entendimiento de la asignatura.

PRESENTACIÓN DE LA ASIGNATURA

En la actualidad, la arquitectura (organización interna) de las computadoras digitales constituye un importante tema de estudio para los profesionales de la informática, su utilización e importancia aumentarán en el futuro. Es importante conocer la arquitectura básica de una computadora digital, el funcionamiento de cada uno de sus componentes y la interrelación entre sí de dichos componentes, tanto desde la parte conceptual (codificación, sistemas numéricos y álgebra de Boole) como de las partes físicas que operan mediante estos conceptos. Al conocer la arquitectura, permite aplicarlo en el funcionamiento de los equipos como son servidor, ruteadores, celulares, etc.; y se aplicado en la vida profesional.

FORMA EN QUE EL ALUMNO DEBE PREPARAR LA ASIGNATURA

Para la acreditación de la asignatura deberás desarrollar las actividades, de acuerdo, con el presente plan de trabajo, te puedes apoyar con los apuntes de la asignatura, sin embargo, toma en cuenta que no es la única fuente de consulta, puedes utilizar fuentes oficiales como libros, artículos de revistas, documentos oficiales, leyes, catálogos, videos y películas y hacer la cita de los mismos en formato APA para no infringir en plagio.

Recuerda colocar la referencia bibliográfica o fuentes consultadas de forma correcta, en caso de fuentes digitales no olvides la fecha de consulta.

El desarrollo y la entrega de actividades tienen que llevarse a cabo en el orden que establece el temario de la materia de acuerdo a las diferentes unidades, para un mejor aprovechamiento y aprendizaje.

Las actividades se realizarán en un procesador de textos con fuente Arial 12 a espacio 1.5 y el archivo se subirá a la plataforma convertido a un formato PDF para que queden debidamente registradas y evaluadas, no se revisarán vía correo electrónico.

En cada unidad deberás desarrollar las actividades indicadas que serán de tu autoría, señalando debidamente las fuentes consultadas.

Deberás estar atento en la fecha de cierre de la plataforma ya que después de esta, no se recibirán actividades fuera del tiempo establecido.

Para la presentación de tus exámenes parciales cuentas con tres periodos de aplicación, previo a la presentación de cada examen, deberás entregar las actividades implicadas en el mismo, por ejemplo, si presentas el primer parcial, entregarás las actividades de las unidades 1 y 2, así respectivamente en cada uno, si no entregas las actividades solicitadas en tiempo no podrás presentar tu examen parcial.

Las fechas de parciales y global se te avisará en la plataforma, dado que debes inscribirte a ellos.

Deberás estar atento y respetar los periodos y fechas de exámenes parciales y en su caso global (si así lo decides), ya que estos serán por única ocasión.

Evita enviar hasta el final todas las actividades y juntar los exámenes, ya que correr el riesgo de perder los periodos previamente programados.

Para la realización de tus actividades deberás cuidar tu **ortografía** y usar **fuentes oficiales** como: libros, revistas, artículos, etcétera. Recuerda hacer la cita en formato APA, ya que, si no lo haces incurrirás en plagio. https://www.revista.unam.mx/wp-content/uploads/3_Normas-APA-7-ed-2019-11-6.pdf .

Las actividades elaboradas con inteligencia artificial serán sancionadas según el criterio que establezca el profesor.

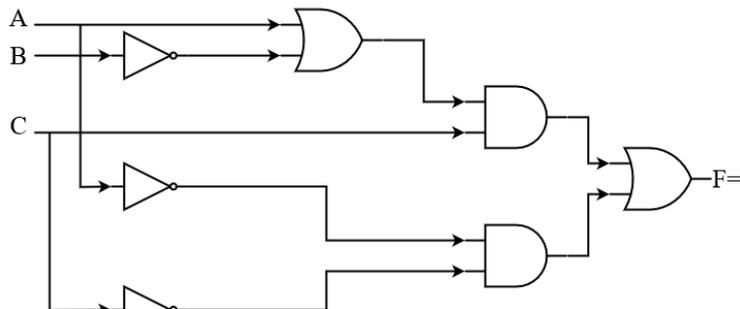
ACTIVIDADES POR REALIZAR DURANTE EL SEMESTRE

Estimado alumno, para facilitar el aprendizaje de esta asignatura, en la sección de recursos de tu plataforma encontrarás un archivo llamado Videoclases, que contiene los vínculos a videos que tu profesor ha grabado para ti.

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
Unidad 1: Introducción	Actividad 1	<p>a) Con ayuda de https://www.canva.com/es_mx/ realiza una infografía del modelo de Von Neumann. En dicha infografía se reflejarán los componentes principales de una computadora digital incluyendo una ligera descripción de cada uno de ellos. Puedes ayudarte de los siguientes videos: https://youtu.be/O2O4hneA-tk https://youtu.be/6u4tnyymPUM https://youtu.be/6f2Mxa9KIRA</p> <p>b) Convierte tu infografía en una imagen en formato JPG Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Imagen de la infografía • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>c) integra todo lo anterior en un documento y conviértelo a PDF</p>	Hennessy, JL y Patterson, DA (2017). <i>Arquitectura informática: un enfoque cuantitativo</i> . Morgan Kaufman. Vázquez Gómez, J. B. (2012). <i>Arquitectura de computadoras</i> . Red Tercer Milenio S.C. Tanenbaum, Andrew S. (2000). <i>Organización de computadoras. Un enfoque estructurado</i> . México: Prentice Hall	4 pts
Unidad 2: Sistemas de Numeración	Actividad 1	Convierte los siguientes números como se te indique: a) Indica el decimal equivalente de $(11010.111)_2$, $(736.5)_8$ y $(3FA.8)_{16}$ b) Convierte los siguientes números decimales a binarios 12.0625, 10^4 , 673.23 y 2023 c) Convierte el decimal 225.225 a binario, octal y hexadecimal. d) Convierte $(440)_5$ a binario y octal Puedes ayudarte de los siguientes videos: https://youtu.be/-SL8HPpEa9c https://youtu.be/fGu0tM5u4b4 https://youtu.be/-4rUKINeCEs Para esta actividad se tomará en cuenta lo siguiente:	Ramírez Oropesa, R.M. (1969) <i>Fundamentos de las computadoras digitales, segunda parte: sistemas numéricos, códigos, algebra booleana</i> Mano, Morris. (1986). <i>Lógica Digital y diseño de computadores</i> . México: Prentice Hall Hispanoamericana Quiroga, Patricia. (2010).	4 pts

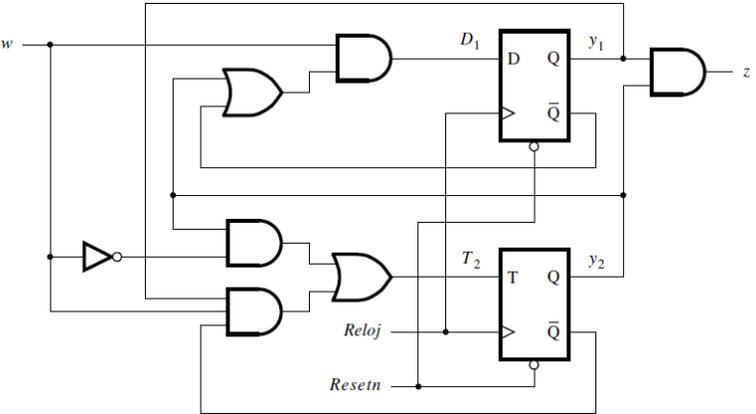
Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
		<ul style="list-style-type: none"> • Título • Datos personales • Conversiones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento y conviértelo a PDF Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p><i>Arquitectura de computadoras.</i> México: Alfaomega.</p>	
	Actividad 2	<p>Realiza las siguientes operaciones:</p> <p>a) Suma binaria $(100001)_2 + (11000)_2$</p> <p>b) Resta binaria $(110111)_2 - (100110)_2$</p> <p>c) Multiplicación binaria $(1010110)_2 * (111)_2$</p> <p>d) División binaria $(101110)_2 / (10)_2$</p> <p>Puedes ayudarte de los siguientes videos: https://youtu.be/uLulA91jt_A https://youtu.be/-undrB8y6hk</p> <p>Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento y conviértelo a PDF</p> <p>Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>Ramírez Oropesa, R.M. (1969) Fundamentos de las computadoras digitales, segunda parte: sistemas numéricos, códigos, algebra booleana</p> <p>Mano, Morris. (1986). Lógica Digital y diseño de computadores. México: Prentice Hall Hispanoamericana.</p> <p>Quiroga, Patricia. (2010). Arquitectura de computadoras. México: Alfaomega.</p> <p>Stallings, Williams. (2006). Organización y arquitectura de computadores. Madrid: Prentice Hall.</p>	4 pts

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
Unidad 3: Códigos	Actividad 1	<p>a) Elabora un párrafo de 4 a 5 renglones de las actividades que te gusta realizar al final agrega tu nombre completo y tu edad, posteriormente utilizando la siguiente tabla convierte el párrafo a código ASCII. https://elcodigoascii.com.ar/</p> <p>b) Convertir los siguientes números decimales $(215)_{10}$, $(295)_{10}$, $(-86)_{10}$ a BCD</p> <p>c) Convertir los siguientes números binarios $(10000)_2$, $(11111)_2$, $(10011)_{10}$ a código Gray</p> <p>d) Obtenga el código de Gray de exceso de 3 para los decimales del 1 al 15, escríbelos en una tabla.</p> <p>e) Obtenga el complemento de 9 y de 10 de los siguientes números decimales: 13579, 09900, 90090, 10000 y 00000.</p> <p>Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento y conviértelo a PDF Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>Ramírez Oropesa, R.M. (1969) Fundamentos de las computadoras digitales, segunda parte: sistemas numéricos, códigos, algebra booleana</p> <p>Mano, Morris. (1986). Lógica Digital y diseño de computadores. México: Prentice Hall Hispanoamericana.</p> <p>Quiroga, Patricia. (2010). Arquitectura de computadoras. México: Alfaomega.</p> <p>Stallings, Williams. (2006). Organización y arquitectura de computadores. Madrid: Prentice Hall.</p>	3 Pts
	Actividad 2	<p>1. Resolver los siguientes ejercicios:</p> <p>a) Representar $(-499)_{10}$ en magnitud y signo con 10 bits.</p> <p>b) Representar $(-628)_{10}$ en complemento a 2 con 10 bits.</p> <p>c) Convertir a base 10 el número binario 1001000110, dado en magnitud y signo.</p> <p>d) Convertir a base 10 el número binario 1110011101, dado en complemento a 2.</p> <p>2. Calcular el valor decimal de los números binarios (11100111) y (10111111) suponiendo que están codificados en:</p> <p>a) Magnitud y signo.</p>	<p>Mano, Morris. (1986). Lógica Digital y diseño de computadores. México: Prentice Hall Hispanoamericana.</p> <p>Quiroga, Patricia. (2010). Arquitectura de computadoras. México: Alfaomega.</p>	4 Pts

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
		<p>b) Complemento a 1. c) Complemento a 2. d) Exceso a 3.</p> <p>Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento y conviértelo a PDF</p> <p>Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>Stallings, Williams. (2006). Organización y arquitectura de computadores. Madrid: Prentice Hall.</p> <p>Tanenbaum, Andrew S. (2000). Organización de computadoras. Un enfoque estructurado. México: Prentice Hall</p>	
<p>Unidad 4: Álgebra de Boole</p>	<p>Actividad 1</p>	<p>Dado el siguiente circuito lógico:</p>  <p>a) Analizar el circuito para encontrar su expresión booleana $F=?$ b) Construir su tabla de verdad evaluando la expresión booleana para todas las posibles combinaciones de valores de las variables de entrada</p> <p>Para esta actividad se tomará en cuenta lo siguiente:</p>	<p>Arquitectura de computadoras. México: Alfaomega.</p> <p>Stallings, Williams. (2006). Organización y arquitectura de computadores. Madrid: Prentice Hall.</p> <p>Tanenbaum, Andrew S. (2000). Organización de computadoras. Un enfoque estructurado. México: Prentice Hall</p>	<p>5 Pts</p>

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
		<ul style="list-style-type: none"> • Título • Datos personales • Expresión booleana de salida • Presentación de Tabla de verdad • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento y conviértelo a PDF Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>		
	Actividad 2	<p>1. Simplifica la siguiente función booleana: $F(A, B, C, D) = \sum(0,1, 2,8,9,12, 13)$ a) Por suma de productos (SOP) b) Por productos de suma (POS)</p> <p>2. Simplifica la función por los teoremas de algebra booleana: $(A+B) (A+C') + (A'+B'+A'*B*C) (A+A'*B) (A'+B')$ Enumera los pasos y nombra las leyes o teoremas que utilices Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento y conviértelo a PDF Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>Ramírez Oropesa, R.M. (1969) Fundamentos de las computadoras digitales, segunda parte: sistemas numéricos, códigos, algebra booleana</p> <p>Mano, Morris. (1986). Lógica Digital y diseño de computadores. México: Prentice Hall Hispanoamericana. Quiroga, Patricia. (2010). Arquitectura de computadoras. México: Alfaomega.</p>	5 Pts
Unidad 5: Circuitos	Actividad 1	<p>Un foco (B) en un panel de control se enciende si: el sistema (S) está ON y, el modo (M) de funcionamiento es automático, o</p>	Mano, Morris. (1986). Lógica Digital y diseño de	5 Pts

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
combinatorios		<p>bien el modo de funcionamiento es manual y el control (C) está en situación de espera. Representar este enunciado por una función lógica y su correspondiente circuito lógico. Simplificar la función lógica si es posible y realizar el circuito lógico. Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Buen diseño del Circuito lógico • Función lógica • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento con fuente Arial 12 a espacio 1.5 y conviértelo a PDF.</p> <p>Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>computadores. México: Prentice Hall Hispanoamericana. Quiroga, Patricia. (2010). <i>Arquitectura de computadoras</i>. México: Alfaomega. Stallings, Williams. (2006). <i>Organización y arquitectura de computadores</i>. Madrid: Prentice Hall. Tanenbaum, Andrew S. (2000). <i>Organización de computadoras</i>. Un enfoque estructurado. México:Prentice Hall</p>	
	Actividad 2	<p>Plantea la siguiente función de conmutación con el MUX 74151. $F(A, B, C) = AC + AB$ Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Función lógica • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento con fuente Arial 12 a espacio 1.5 y conviértelo a PDF.</p>	<p>Mano, Morris. (1986). <i>Lógica Digital y diseño de computadores</i>. México: Prentice Hall Hispanoamericana. Quiroga, Patricia. (2010). <i>Arquitectura de computadoras</i>. México: Alfaomega. Stallings, Williams. (2006). <i>Organización y arquitectura de computadores</i>. Madrid: Prentice Hall.</p>	5 pts

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
		<p>Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>Tanenbaum, Andrew S. (2000). <i>Organización de computadoras. Un enfoque estructurado</i>. México:Prentice Hall</p>	
<p>Unidad 6 Circuitos secuenciales</p>	<p>Actividad 1</p>	<p>Considere el circuito siguiente, analice y obtenga su tabla.</p>  <p>Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Función lógica • Operaciones con procedimiento • Tabla de verdad • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento con fuente Arial 12 a espacio 1.5 y conviértelo a PDF.</p> <p>Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>Mano, Morris. (1986). <i>Lógica Digital y diseño de computadores</i>. México: Prentice Hall Hispanoamericana.</p> <p>Quiroga, Patricia. (2010). <i>Arquitectura de computadoras</i>. México: Alfaomega.</p> <p>Stallings, Williams. (2006). <i>Organización y arquitectura de computadores</i>. Madrid: Prentice Hall.</p>	<p>5 pts</p>
	<p>Actividad 2</p>	<p>Diseñe un contador de tres bits que cuenta los pulsos de una línea de entrada, w. Pero en vez de exhibir el conteo como 0, 1,</p>	<p>Mano, Morris. (1986). <i>Lógica Digital y diseño de</i></p>	<p>6 pts</p>

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
		<p>2, 3, 4, 5, 6, 7, 0, 1,..., este contador debe mostrar el conteo en la secuencia 0, 4, 2, 6, 1, 5, 3, 7, 0, 4 y así sucesivamente. El conteo estará representado directamente por los valores de los flip-flop mismos, sin emplear ninguna compuerta adicional. Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Diseño del contador • Operaciones con procedimiento • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento con fuente Arial 12 a espacio 1.5 y conviértelo a PDF.</p> <p>Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>	<p>computadores. México: Prentice Hall Hispanoamericana. Quiroga, Patricia. (2010). Arquitectura de computadoras. México: Alfaomega. Stallings, Williams. (2006). Organización y arquitectura de computadores. Madrid: Prentice Hall.</p>	
<p>Unidad 7: Memorias</p>	<p>Actividad 1</p>	<ol style="list-style-type: none"> 1. ¿Cuántas RAM de $16k \times 1$ se requieren para conseguir una memoria con una capacidad de palabra de 16k y una longitud de palabra de ocho bits? 2. Para expandir la memoria de $16k \times 8$ de la cuestión anterior en una organización de $32k \times 8$, ¿cuántas RAM de $16k \times 1$ se requieren? 3. ¿Cuál es la capacidad de almacenamiento en bits de una ROM con una estructura de 512×8? 4. Enumerar los tipos de las memorias de sólo lectura. 5. ¿Cuántos bits de dirección son necesarios en una memoria de 2048 bits organizada como una memoria de 256×8? <p>Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Operaciones con procedimiento • Ortografía y redacción 	<p>Mano, Morris. (1986). Lógica Digital y diseño de computadores. México: Prentice Hall Hispanoamericana. Quiroga, Patricia. (2010). Arquitectura de computadoras. México: Alfaomega. Stallings, Williams. (2006). Organización y arquitectura de computadores. Madrid: Prentice Hall.</p>	<p>4 pts</p>

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
		<ul style="list-style-type: none"> • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento con fuente Arial 12 a espacio 1.5 y conviértelo a PDF.</p> <p>Si no se incluye el procedimiento, no se toma en cuenta para calificar.</p>		
Unidad 8: Unidades funcionales	Actividad 1	<ol style="list-style-type: none"> 1. ¿En qué se diferencia la E/S controlada por interrupciones de la E/S por sondeo? 2. ¿Cuál es la ventaja principal de la E/S controlada por interrupciones? 3. ¿Qué es una interrupción software? 4. ¿Por qué se necesitan buffers triestado para conectar dispositivos digitales a un bus? 5. ¿Cuál es el propósito de un sistema de bus? 6. Explicar la diferencia básica entre un bus serie y un bus paralelo. 7. ¿Cuántos dispositivos pueden conectarse al bus USB? 8. ¿Es el bus FireWire más rápido que el USB, en términos de transferencia de datos? <p>Para esta actividad se tomará en cuenta lo siguiente:</p> <ul style="list-style-type: none"> • Título • Datos personales • Ortografía y redacción • Conclusiones • Bibliografía en formato APA. <p>Integra todo lo anterior en un documento con fuente Arial 12 a espacio 1.5 y conviértelo a PDF.</p>	Quiroga, Patricia. (2010). Arquitectura de computadoras. México: Alfaomega. Stallings, Williams. (2006). Organización y arquitectura de computadores. Madrid: PrentiMano, Morris. (1986). Lógica Digital y diseño de computadores. México: Prentice Hall Hispanoamericana	3 Pts
	Actividad colaborativa	<p>Publique en una wiki o blog lo que se pide. (sube el link en la plataforma)</p> <p>Sube la información de la actividad 1 de la unidad 8</p>		3 Pts

Unidad	N° Actividad (consecutivo)	Descripción	Bibliografía sugerida	Valor (enteros)
Ponderación total de las actividades				60

EXÁMENES

De acuerdo con los lineamientos del modelo educativo, tienes tres períodos a lo largo del semestre para presentar tus exámenes parciales (consulta las fechas en el calendario de inscripción a parciales y globales en el Portal SUAyED), tú decides el período en el que los realizarás. Si tu asignatura es optativa, deberás consultar los períodos y número de exámenes con tu asesor.

Para esta asignatura están programados de la siguiente manera:

- **Parciales:**

Deberás entregar las actividades de aprendizaje de las unidades implicadas en cada parcial, **antes de que inicie el periodo de aplicación**. Es importante que te inscribas en cada periodo y cumplas con los lineamientos para su presentación.

NÚMERO	UNIDADES (que lo integran)	VALOR (núm. enteros)
1ro.	1-2	13
2do.	3-4	13
3ro.	5-8	14

- Global. Examen único

Valor	Requisitos	Aplicación de global
100%	Ninguno	15 y del 17 al 21 de junio 2024

PORCENTAJES Y ESCALA DE EVALUACIÓN Y ACREDITACIÓN

Porcentajes de evaluación:

Concepto	Porcentajes
Actividades de aprendizaje	57%
Actividades colaborativas	3%
Exámenes parciales	40%
Otro	- %
Total	100 %

Escala de evaluación:

Rango	Calificación
1.00 a 5.99	5
6.00 a 6.54	6
6.55 a 7.54	7
7.55a 8.54	8
8.55 a 9.54	9
9.55 a 10.00	10

FUNCIONES DEL ASESOR

Por ser una modalidad abierta, tu asesor:

1. Será tu apoyo y guía de manera presencial para la resolución de dudas y desarrollo de las actividades; así mismo, por la mensajería de la plataforma educativa para dudas concretas.
2. Calificará y retroalimentará tus actividades de aprendizaje en plataforma educativa en un lapso no mayor a diez días hábiles después de la entrega.
3. Te recomendará recursos didácticos adicionales para ampliar tu conocimiento. No es su obligación facilitarte: copias, archivos digitales o proporcionarte ligas directas de la BIDI.
4. Enviará tu calificación al finalizar el semestre de manera personalizada.

DATOS DEL ASESOR O GRUPO DE ASESORES

Nombre	Correo electrónico
María de Jesús Quijada Ortiz	siremary.9@gmail.com
José Esquivel Ibáñez	jesquivel@docencia.fca.unam.mx

Enseñar no es transferir conocimiento, sino crear las posibilidades para su propia producción o construcción.

Paulo Freire